

FW705 — PチャンネルMOS型シリコン電界効果トランジスタ 汎用スイッチングデバイス

特長

- ・2.5V駆動のPチャンネルMOS型電界効果トランジスタを1パッケージに2素子内蔵した複合タイプである。
- ・高密度実装が可能。

絶対最大定格 Absolute Maximum Ratings / Ta=25

項目	記号	条件	定格値	unit
ドレイン・ソース電圧	V _{DSS}		- 20	V
ゲート・ソース電圧	V _{GSS}		± 10	V
ドレイン電流(DC)	I _D		- 6	A
ドレイン電流(PW 10μs)	I _{DP}	Duty cycle 1%	- 52	A
許容損失	P _D	セラミック基板(1500mm ² × 0.8mm)装着時, PW 10s	2.3	W
全損失	P _T	セラミック基板(1500mm ² × 0.8mm)装着時, PW 10s	2.5	W
チャンネル温度	T _{ch}		150	
保存周囲温度	T _{stg}		- 55 ~ + 150	

電気的特性 Electrical Characteristics / Ta=25

項目	記号	条件	定格値			unit
			min	typ	max	
ドレイン・ソース降伏電圧	V(BR) _{DSS}	I _D = - 1mA, V _{GS} = 0V	- 20			V
ドレイン・ソースしゃ断電流	I _{DSS}	V _{DS} = - 20V, V _{GS} = 0V			- 1	μA
ゲート・ソースもれ電流	I _{GSS}	V _{GS} = ± 8V, V _{DS} = 0V			± 10	μA
ゲート・ソースしゃ断電圧	V _{GS(off)}	V _{DS} = - 10V, I _D = - 1mA	- 0.4		- 1.4	V
順伝達アドミタンス	y _{fs}	V _{DS} = - 10V, I _D = - 6A	7.8	13		S
ドレイン・ソース間オン抵抗	R _{DS(on)1}	I _D = - 6A, V _{GS} = - 4V		30	40	mΩ
	R _{DS(on)2}	I _D = - 3A, V _{GS} = - 2.5V		42	59	mΩ
入力容量	C _{iss}	V _{DS} = - 10V, f = 1MHz		1720		pF
出力容量	C _{oss}	V _{DS} = - 10V, f = 1MHz		260		pF
帰還容量	C _{rss}	V _{DS} = - 10V, f = 1MHz		245		pF

単体品名表示 : W705

次ページへ続く。

- 本書記載の製品は、一般的な電子機器（家電製品、AV機器、通信機器、事務機器、産業用機器など）に使用されることを「標準用途」として意図しております。
極めて高度の信頼性を要され、その製品の故障や誤動作により直接人命を脅かしたり、人体に危害を及ぼす恐れのある「特定用途」（生命維持を目的として設計された医療機器、航空宇宙機器、原子力制御機器、燃焼機器、輸送機器、交通信号機器、各種安全装置など）に本書記載の製品を使用することは意図もされていませんし、また、保証もされていません。
ご使用を検討されるお客様および弊社が意図した標準用途以外にご使用をお考えのお客様は、事前に弊社営業窓口までご相談願います。ご相談なく使用することは、お客様の責任でなされることとなります。
- 本書記載の製品は、定められた条件下において、記載部品単体の性能・特性・機能などを規定するものであり、お客様の製品（機器）での性能・特性・機能などを保証するものではありません。部品単体の評価では予測できない症状・事態を確認するためにも、お客様の製品で必要とされる評価・試験を必ず行って下さい。

FW705

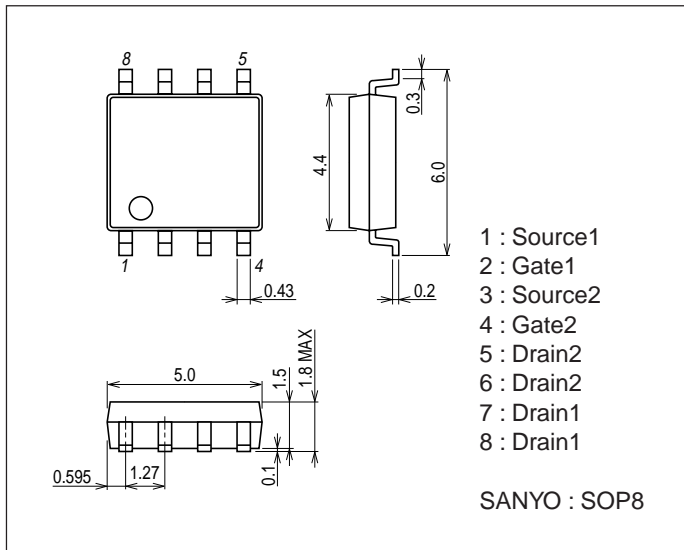
前ページより続く。

項目	記号	条件	定格値			unit
			min	typ	max	
ターンオン遅延時間	$t_{d(on)}$	指定回路において		19		ns
立ち上がり時間	t_r	指定回路において		390		ns
ターンオフ遅延時間	$t_{d(off)}$	指定回路において		110		ns
下降時間	t_f	指定回路において		145		ns
総ゲート電荷量	Q_g	$V_{DS} = -10V, V_{GS} = -4V, I_D = -6A$		18.4		nC
ゲート・ソース電荷量	Q_{gs}	$V_{DS} = -10V, V_{GS} = -4V, I_D = -6A$		3.2		nC
ゲート・ドレイン電荷量	Q_{gd}	$V_{DS} = -10V, V_{GS} = -4V, I_D = -6A$		5.2		nC
ダイオード順電圧	VSD	$I_S = -6A, V_{GS} = 0V$		- 0.82	- 1.2	V

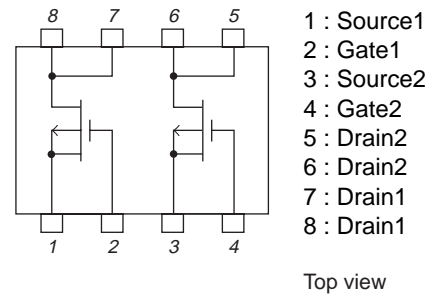
外形図

unit : mm (typ)

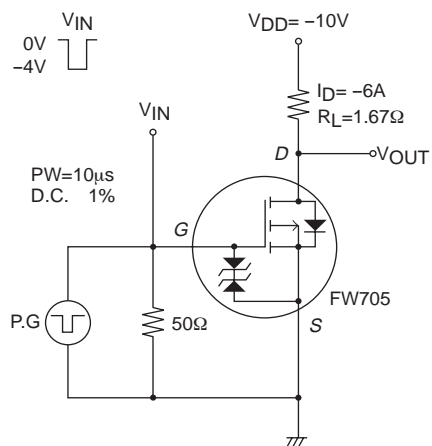
7005-003

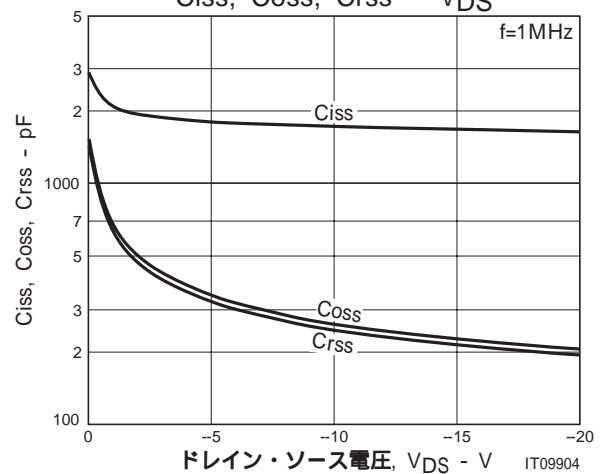
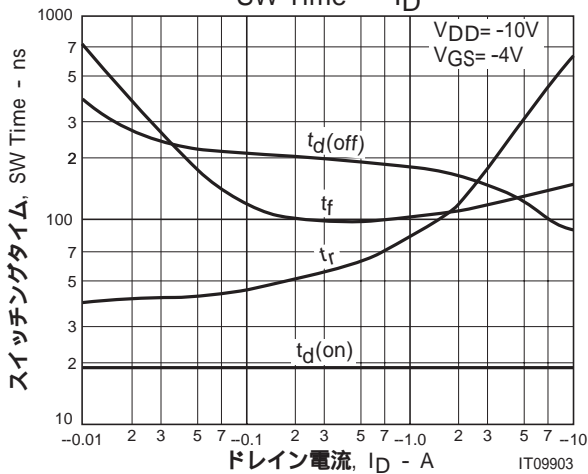
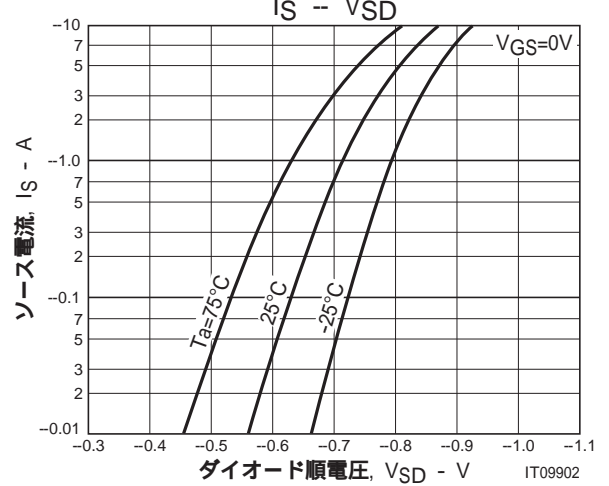
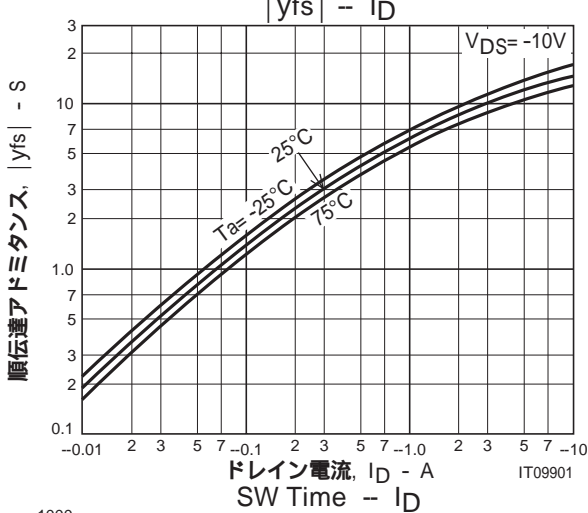
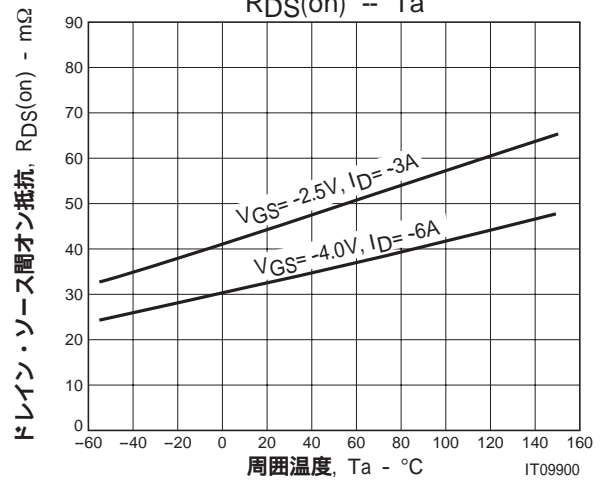
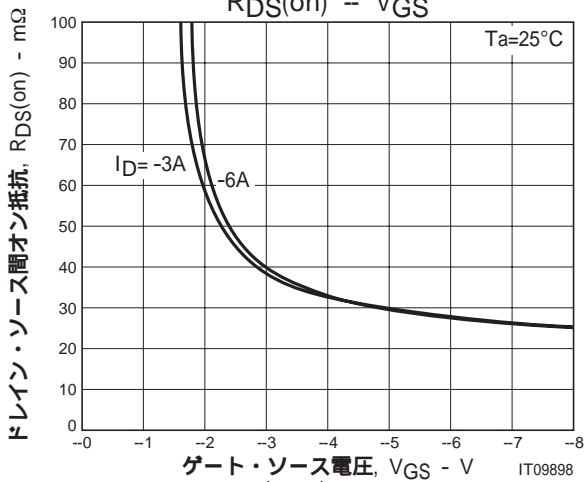
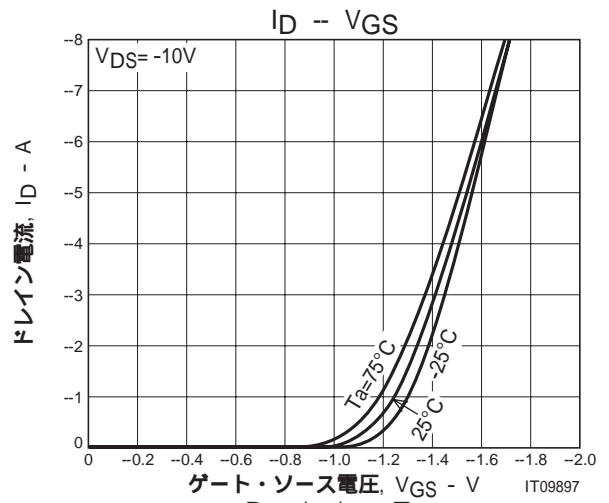
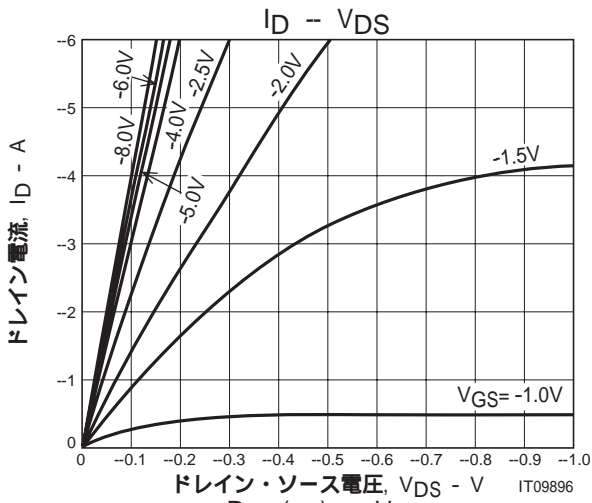


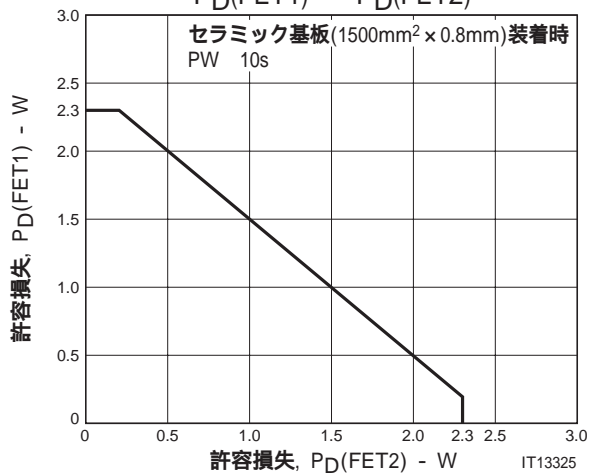
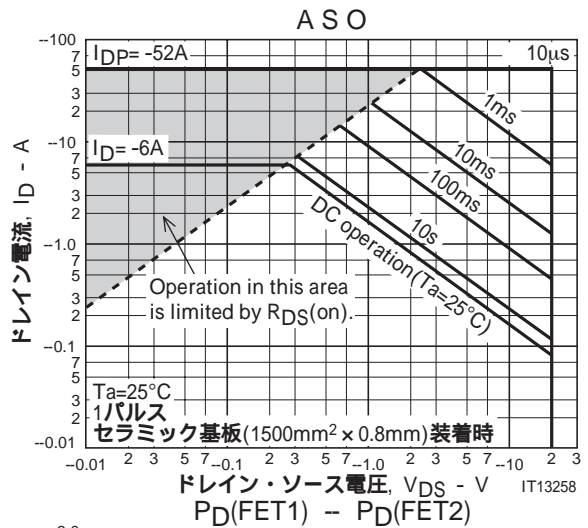
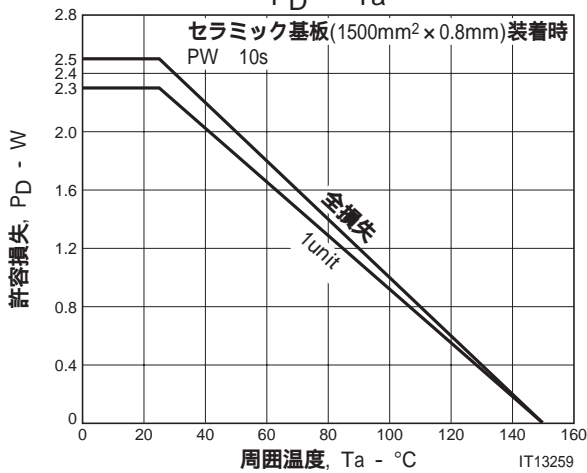
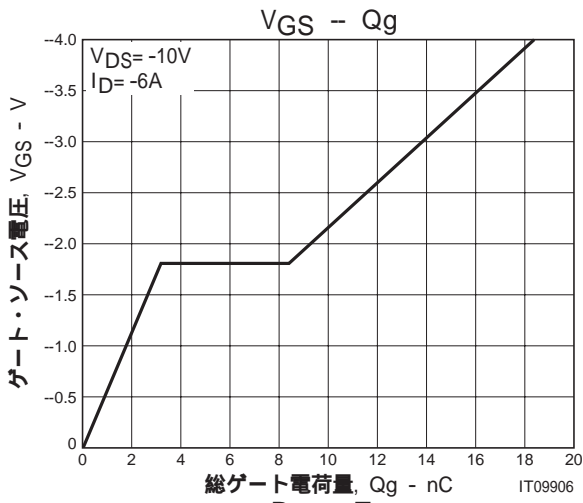
電気的接続図



スイッチングタイム測定回路図







取り扱い上の注意：本製品は、MOSFETですので、帯電性の大きな環境での取り扱いにご遠慮下さい。

- 本書記載の規格値（最大定格、動作条件範囲等）を瞬時たりとも越えて使用し、その結果発生した機器の欠陥について、弊社は責任を負いません。
- 弊社は、高品質・高信頼性の製品を供給することに努めておりますが、一般的に半導体製品はある確率で誤動作や故障が生じてまいります。この誤動作や故障が原因となり、人命にかかわる事故、発煙・発火事故、他の物品に損害を与えてしまう事故などを引き起こす可能性があります。機器設計時には、このような事故を起こさないような、保護回路・誤動作防止回路等の安全設計、冗長設計・機構設計等の安全対策を行って下さい。
- 本書記載の製品が、外国為替及び外国貿易法に定める規制貨物に該当する場合、輸出する際に同法に基づく輸出許可を要する場合があります。
- 弊社の文書による承諾なしに、本書の一部または全部を、転載または複製することを禁止します。
- 本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」でご確認下さい。
- 本書記載の情報（掲載回路および回路定数を含む）は一例を示すもので、量産セットとしての設計を保証するものではありません。
- 本書に記載された技術情報の使用もしくは本書に記載された製品の使用にあたって、弊社もしくは第三者の知的財産権その他の権利の実施に対する保証または実施権の許諾を行なうものではありません。上記技術情報及び製品の使用に起因する第三者所有の権利にかかわる問題が発生した場合に、弊社はその責任を負うものではありません。